PATENT ABSTRACTS OF JAPAN

(11)Publication number:

04-053132

(43)Date of publication of application: 20.02.1992

(51)Int.CI.

H01L 21/288 C23C 18/08 H01L 21/28

(21)Application number: 02-159087

(71)Applicant: TOSHIBA CORP

(22)Date of filing:

18.06.1990

(72)Inventor: ARIKADO TSUNETOSHI

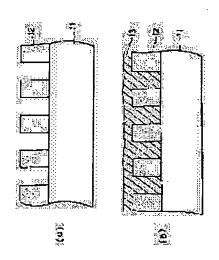
OKANO HARUO

(54) METAL THIN FILM FORMATION METHOD

(57) Abstract:

PURPOSE: To obtain a high-quality and high-reliability thin film pattern by a method wherein a metal compound which will melt at the decomposition temperature or lower is placed on a substrate and is heated to temperatures a little higher than a melting point to be melted and then the molten metal compound is poured into the recessed sections or other part and after that metal is generated by thermal decomposition or photodissociation.

CONSTITUTION: A copper stearate solution saturated with chloroform is applied to the surface of a silicon substrate 1 on which a pattern 12 of a silicon oxide film is formed. With the substrate 1 placed on a plate heated to 40° C, chloroform is evaporated to form a copper stearate film. This sample is placed inside a vacuum container. The inside of the vacuum container is evacuated once and then is kept at 760Torr. Then, the sample is started to be heated. The substrate is gradually heated for 30 minutes to 370° C and then is



heated for 30 minutes at 370° C. Then, heating of the substrate by a heater is stopped and the sample is cooled down naturally. By this method, a metal thin film is obtained with a copper film 13 buried excellently in the recessed sections.

LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]
[Date of requesting appeal against examiner's decision of rejection]
[Date of extinction of right]

Copyright (C); 1998,2000 Japanese Patent Office

⑩日本国特許庁(JP)

m 特許出願公開

⑫公開特許公報(A)

平4-53132

⑤Int. Cl. 5

識別記号

庁内整理番号

❸公開 平成 4年(1992) 2月20日

H 01 L 21/288 C 23 C 18/08 H 01 L 21/28 Z Z 7738-4M 6919-4K 7738-4M

3 0 1 Z 3 0 1 S 7738-4M 7738-4M

審査請求 未請求 請求項の数 7 (全12頁)

60発明の名称

金属薄膜の形成方法

②特 願 平2-159087

②出 願 平2(1990)6月18日

@発明者 有門

経 敏

神奈川県川崎市幸区小向東芝町1

株式会社東芝総合研究

所内

@発明者 岡野

晴 雄

神奈川県川崎市幸区小向東芝町1

株式会社東芝総合研究

所内

①出 願 人 株 式 会 社 東 芝 ②代 理 人 弁理士 木村 高久 神奈川県川崎市幸区堀川町72番地

SEARCH REPORT 18,21,25 19,26,24 0 0. 2. 15 122.20.

明 細 書

1. 発明の名称

金属薄膜の形成方法

- 2. 特許請求の範囲
- (1) 基板表面に、分解温度以下で溶融する性質 を有する金属化合物を含む膜を形成する第1の工程と、

前記膜を、溶融温度を通過して分解温度まで昇温し、前記金属化合物を熱分解して金属薄膜を形成する第2の工程とを含むようにしたことを特徴とする金属薄膜の形成方法。

(2)凹凸を有する基板表面に、分解温度以下で 溶融する性質を有する金属化合物を含む膜を形成 する第1の工程と、

前記膜を、前記金属化合物の溶融温度を通過して分解温度まで昇温し、前記金属化合物を熱分解して前記基板の凹部に金属薄膜のパターンを形成する第2の工程とを含むようにしたことを特徴とする金属薄膜の形成方法。

(3)凹凸を有する基板表面に、分解温度以下で 溶融する性質を有する金属化合物を含む膜を形成 する化合物膜形成工程と、

前記膜を、前記金属化合物の溶融温度以上、分解温度以下の温度で加熱し、前記金属化合物を溶融せしめる溶融工程と、

前記金属化合物を分解温度以上に加熱し熱分解して前記基板の凹部に金属薄膜のパターンを 形成する熱分解工程とを含むようにしたことを特徴とする金属薄膜の形成方法。

- (4)前記熱分解工程は、返元性雰囲気中で行われる工程であることを特徴とする請求項(3)記載の金属薄膜の形成方法。
- (5)前記溶験工程と前記熱分解工程は、少なくとも2回以上繰り返しておこなわれることを特徴とする請求項(3)または請求項(4)記載の金属薄膜の形成方法。
- (6) 凹凸を有する基板表面に、分解温度以下で 溶融する性質を有する金属化合物を含む膜を形成 する化合物膜形成工程と、

前記膜を、前記金属化合物の溶融温度以上、分解温度以下の温度で加熱し、前記金属化合物を溶融せしめる溶融工程と、

前記金属化合物を光を照射しながら加熱し 光分解して前記基板の凹部に金属薄膜のパターン を形成する光分解工程とを含むようにしたことを 特徴とする金属薄膜の形成方法。

(7)凹凸を有する基板表面に、分解温度以下で 溶融する性質を有する金属化合物を含む膜を形成 する膜形成工程と、

前記基板を真空容器内に設置し、気相から前記金属の薄膜を成長させながら、前記膜を、前記金属化合物の溶融温度以上、分解温度以下の温度で加熱する溶融工程と、

前記金属化合物の分解温度以上に前記膜を加熱し熱分解して前記基板の凹部に金属薄膜のパターンを形成する熱分解工程とを含むようにしたことを特徴とする金属薄膜の形成方法。

3. 発明の詳細な説明

(発明の目的)

クトロマイグレーションおよびストレスマイグレ ーションに優れた銅あるいは銅を主成分とする配 線が検討され始めている。

従来、銅あるいは銅合金薄膜の形成は、アルミニウムと同様スパッタ法により行われてきた。 しかしながら、銅配線の微細化および多層化がます 進んできた現状では、スパッタ法における 質的な段差被覆性の悪さのために配線の断線が生じ易くなり、半導体装置の信頼性低下の原因となるという問題があった。

また、配線を形成するためにはいうまでもななっためにははいったあるが、イオンミリングを用い、不活とグが必要である。イオンミリングがないが、不活とグがなり、カーンの関係に付着し、剥がれてゴミの原因となる。

一方、反応性イオンエッチングは、 ハロゲンを 含有する反応性ガスのブラズマを利用し、 蒸気圧 (産業上の利用分野)

本発明は、金属薄膜の形成方法に係り、特に、 金属化合物から分解により金属薄膜を形成する方 法に関する。

(従来の技術)

近年、半導体装置の高集積化に伴い、回路の微 細化は進む一方であり、配線においても微細化お よび多層化が急速に進められている。

配線材料としては、比抵抗が 2 . 75μΩ・cm と低いことから、アルミニウムを主成分とするア ルミニウム合金が広く用いられている。

しかしながら、このようなアルミニウムを主成分とするアルミニウム合金等の配線材料においては、配線の微細化により電流密度が増加することに起因してエレクトロマイグレーションによる断線の問題がますます深刻となってきている。

また、配線にかかる熱ストレスによるストレス マイグレーションも問題となってきている。

そこでアルミニウムよりも低い比抵抗を有し、 かつアルミニウムよりも融点が高く、さらにエレ

の高い化合物に変えて系外に排気するエッチング 技術であるが、Cuの化合物には蒸気圧の高い材 料がない。最も蒸気圧の高い塩化物でさえも、通 常の意味でのエッチングを行うためには、基板を 350℃以上に加熱する必要がある(星野他、第 3 6 回応用物理学会講演予稿集 p. 5 7 0 1 p - L - 1 、千葉、(1989))。しかし、35 0℃以上に加熱された基板から脱離したCu塩化 物は、加熱されていないチャンバーの壁面に付着 して、イオンミリングと同様にゴミの問題が起こ る。これを避けるためには、チャンバーそのもの を加熱する必要があるが、基板の搬送等を考慮し た場合、量産エッチング装置を実現するのは極め て困難である。さらに、このような髙温に絶え得 るエッチングマスク材料の問題もあり、エッチン グでCu配線を形成するのは技術的に困難な問題 が多い。

そこで、エッチングによる配線形成に代わる方法として、必要な場所にだけCu膜を形成するいわゆる選択CVD法が提案されている。

この方法は、比較的蒸気圧の高いCuアセチルアセトン型錯体を用い、200℃~400℃に加熱した基板上で、酸化シリコン膜上にのみCu膜が堆積することが報告されている(Y. Hazuki. Proc. of iith Symp.on Dry Process. p. 173. Tokyo. (1989))。

酸化シリコン膜101上のみに C u が堆積する 性質を利用して、例えば次のようなパターン形成 方法が考えられる

まず、第10図(a) に示すように、シリコン基板100上に形成された酸化シリコン膜101上に多結晶シリコン膜またはアモルファスシリコン膜102を堆積し、その上にレジストパターン103を形成する。

そして、第 1 0 図 (b) に示すように、このレジストパターンをマスクとしてこの多結晶シリコン 膜またはアモルファスシリコン膜 1 0 2 をエッチングし、レジストパターン1 0 3 を除去する。

この状態で、第10図(c) に示すように、 C u アセチルアセトン型錯体を用い、200℃~40

品質のCu腠を選択的に堆積するのは本質的に困 難であるという問題があった。

この関係は、Cu薄膜に限定されることなく、 他の金属薄膜にもあてはまる問題であった。

(発明が解決しようとする課題)

このように、従来の方法では、酸素を含有しない高品質の金属薄膜を選択的に堆積するのは本質的に困難であるという問題があった。

本発明は、前記実情に鑑みてなされたもので、 酸素を含有しない高品質の金属薄膜を形成する方 法を提供することを目的とする。

また本発明は、高品質の金属薄膜で凹部を選択 的に埋め込む方法を提供することを目的とする。 〔発明の構成〕

(課題を解決するための手段)

そこで本発明では、分解温度以下で溶融する性質を持つ金属化合物を出発物質として選び、この物質を溶剤に溶かして溶液の状態で塗布するか、蒸着するかまたはそのまま、基板上にのせ、不活性ガス、窒素または水素や一酸化炭素等還元性ガ

○ でに加熱した基板上の酸化シリコン膜1 ○ 1 上に選択的に C u 薄膜 1 ○ 4 を形成する。ここで、C u 薄膜 1 ○ 4 は、多結晶シリコン膜またはアモルファスシリコン膜1 ○ 1 上には形成されず、、酸化シリコン膜1 ○ 1 上にば形成に形成されずの後、弗素(F)ラジカルを用いたドライエッチングにより多結晶シリコン膜またはアモルスシリコン膜1 ○ 2 をエッチングを行より、C u のエッチングを行成することが可能である。

しかし、選択性の根源が、 化学結合(Cuアセチルアセ により生じる酸素を含有する、 part シーー 合と、酸化シリコンのSi-〇結合)同志の電気 的な引き合いであるため、Cu-〇結合が破壊さ れる温度までCuアセチルアセトン錯休を加熱す

このように、選択性を維持することと、酸素を 含有しない高品質の C u 膜を得るということとが トレードオフの関係にあり、酸素を含有しない高

ると、選択性が崩れる。

ス雰囲気下で、まず融点より僅かに高い程度の温度に加熱して溶融し、基板表面凹部等に流し込み、 その後熱分解または光分解により金属を生成する ようにしている。

すなわち本発明の第1では、基板表面に、分解温度以下で溶融する性質を有する金属化合物を含む膜を形成し、この膜を、溶融温度を通過して分解温度まで昇温し、前記金属化合物を熱分解して金属薄膜を形成するようにしている。

また本発明の第2では、凹凸を有する甚板裏面に、分解温度以下で溶融する性質を有する金属化合物を含む膜を形成し、この膜を、金属化合物の溶融温度を通過して分解温度まで昇温し、金属化合物を熱分解して凹部に金属薄膜のパターンを形成するようにしている。

本発明の第3では、凹凸を有する基板表面に、分解温度以下で溶融する性質を有する金属化合物を含む膜を形成し、この膜をまず、金属化合物の溶融温度以上、分解温度以下の温度で加熱して金属化合物を溶融せしめ、さらに分解温度以上に加

熱し熱分解して基板の凹部に金属薄膜のパターン を形成するようにしている。

望ましくは、この熱分解工程は、遠元性雰囲気 中で行うようにしている。

さらに望ましくはこの溶融工程と熱分解工程は、 少なくとも2回以上繰り返しておこなうようにし ている。

さらに本発明の第4では、金属化合物を含む膜を溶融温度以上、分解温度以下の温度で加熱し、溶融せしめたのち、金属化合物を光を照射しながら加熱し光分解して前記基板の凹部に金属薄膜のパターンを形成するようにしている。

このような作用に加え、個々の発明では以下のような作用を有する。

すなわち本発明の第1では、金属化合物を含む 膜を形成した後、溶融温度を通過して分解温度ま で昇温し徐々に加熱するようにしているため、溶 融温度で一旦溶融し、さらに分解温度に到達して 金属化合物が分解する。

また本発明の第2では、凹凸のある基板を用いることにより、凹部に選択的に金属膜パターンを 形成することができる。

本発明の第3では、腰をまず、金属化合物の溶融と、腰をを温度に加熱して金属化合物を治験での温度に分解温度に加熱した。分解温度のパターンを形成するようにしているため、同様に材料が脱解すると、凹部に流れ込み、分解温度以上に加熱を解する、熱分解し、この凹部内等に金属が選択性よく形成される。

望ましくは、この熱分解工程は、還元性雰囲気 中で行うことにより、膜中への酸素等の混入を抑 (作用)

本発明において重要なのは、分解温度以下で溶 融する性質を持つ金属化合物を選定することである。

すなわち、加熱によっていきなり分解するようなものではなく、低い温度で一旦融解するような材料を用いる。

このような材料を基板表面に塗布などの方法で 載置し、まず、融点よりもやや高い温度での加熱 により材料が融解すると、凹凸のある基板では凹 部等に流れ込む。

この状態で分解温度以上に加熱すると、熱分解により、この凹部内等に金属が折出する。

したがって、コンタクトホールやピアホールに 作業性よく金属を埋め込むことが可能であるし、 また、あらかじめ溝を形成しておくようにすれば、 それにそって金属膜を形成することも可能である。

またこの熱分解条件等を最適にすることにより、 極めて選択性よく、酸素や炭素の含有量の少ない 高品質の金属膜を形成することができる。

制することができる。

さらに望ましくはこの溶融工程と熱分解工程と を、少なくとも2回以上繰り返しておこなうこと により、クラックの発生を抑制し、下地との密着 性の高い金属膜を形成することができる。

本発明の第5では、金属化合物の溶融工程で、 同時に、CVD法などにより気相からこの金属の 薄膜を成長させながら、金属化合物の溶融を行い、 この後金属化合物の分解温度以上に前記膜を加熱 し熱分解するようにしているため、この場合も膜 の隙間をCVD膜でうめることができクラックの ない良好な金属膜を形成することができる。

(実施例)

.)

以下、本発明の実施例について図面を参照しつつ詳細に説明する。

第1図は本発明の薄膜形成方法の一実施例方法に用いられる薄膜形成装置の概略図である。

この薄膜形成装置は、真空容器1と、この真空容器内に設置されヒータ2等の加熱機構を具備した試料支持台3と、バルブ4を介して真空容器1内を真空排気する排気系5と、ガス導入系7とを具備し、試料支持台上に載置された甚板6の表面に銅薄膜を形成するものである。

まず、被処理基板を作成する。

シリコン基板 1 1 に対して水素燃焼酸化を行い、 膜厚 8 0 0 0 A の酸化シリコン皮質 1 2 を形成し、 これをフォトリソグラフィ法により形成したレジ ストバターンをマスクとして C H F 3 を用いた反 応性イオンエッチングを用いて酸化シリコン膜 1 2 をバターニングしライン&スペースパターン、 コンタクトホールなどを有するパターンを形成す

Cuの他にCが観察され、不純物を含有するものの、銅膜が良好に形成されていることが分かる。

さらに、この膜の X 線回折チャートを第 4 図に示す。この結果、回折ピークが認められ、この膜は多結晶銅膜であることがわかる。

次に、この実施例で用いたステアリン酸銅の熱特性を測定した。この結果を第5図に示す。

曲線 a は D T A 曲線であり、下向きのピークは 吸熱反応を示す。この結果から、ステアリン酸銅は120℃で溶融し、180℃で分解が始まることがわかる。

曲線 b は T C 曲線であり、分析は料の重量減少を示す。この結果から、ステアリン酸銅は、 1 8 0 で付近から重量減少が始まり、 3 0 0 で付近で急激な重量減少は停止し、それ以上では穏やかな重量減少となる。このことは、 1 8 0 で以上で熱分解が始まることを示す。 3 2 0 ででの重量減少率は8 3 %である。ステアリン酸銅中での銅の分解の割合は1 0 %なので、 3 2 0 でで分解しても、なお7%の不純物が残留することがわかる。

る。この後酸素プラズマアッシングによってレジ ストパターンを除去する(第 2 図(a))。

このようにして酸化シリコン膜のバターン12の形成されたシリコン基板1の表面に、ステアリン酸銅(Cu(CュァHュsCOO)。)のクロロホルム的和溶液を塗布し、40℃に加熱された熱板上でクロロホルムを蒸発させステアリン酸銅膜を形成して、第1図に示した薄膜形成装置の試料載置台3に設置する。

まず、真空容器1内を一旦真空にしたのち、ガス導入系7から一酸化炭素を導入し760Torrの保持して、試料台の加熱を開始する。

そして、ヒータ2を用いて基板を370℃まで 30分かけて徐々に加熱した後、370℃で30 分間加熱したのち、ヒータ2の加熱を停止して試 料台3を自然に冷却した。

このようにして、第2図(b) に示すように凹部 内に銅膜13が良好に埋め込まれる。

この膜3を二次イオン質量分析器で分析した結果を第3図に示す。この図からも明らかなように、

この結果から、ステアリン酸銅を溶融させるための第1の加熱温度は120℃以上、180℃以下であることが必要であり、熱分解をさせるための第2の加熱温度は320℃以上であることが望ましいことがわかる。

また、この実施例において、溶融および分解により金属膜を形成した後、さらに金属薄膜の溶融温度以上に加熱し、一旦溶融せしめて隙間等を埋め、下地との密着性を高めることができる。

実施例2

次に本発明の第2の実施例として、第6図に示すように、真空容器にマイクロ波放電機構を設けた薄膜形成装置を用いた方法について説明する。

この装置では、第1図に示した薄膜形成装置の構成に加え、薄膜形成室としての真空容器1の一端にポート10を介してアルミナ製の放電管8が設けられており、この放電管8の一端に設けられたガス導入系7から水素を導入しつつ、放電管8のまわりを囲むエベンソン型空洞共振器9にマイ

クロ源 2 0 から供給されるマイクロ波によってマイクロ波 放電を起こして、水素を励起し、発生した水素プラズマを、真空容器 1 内の試料 戯置台 3 に載置された被処理基板 6 上に導くようにした 7 である。他部については、第 1 図に示した薄膜形成装置と同様に形成されている。

ここで、導入されるマイクロ波の周波数は 2 . 4 5 G H z である。

この装置を用いて銅の薄膜を形成する方法について説明する。

まず、実施例1で用意したのと同様の第2図(a)に示したような被処理基板を用意する。すなわち、酸化シリコン膜のパターン2の形成されたシリコン基板1の表面に、ステアリン酸銅(Cu (C1,H,5C00)2)のクロロホルム飽和浴を塗布し、40℃に加熱された熱板上でクロルムを蒸発させステアリン酸銅膜を形成して、第6図に示した薄膜形成装置の試料載置台3に設置する。

そしてまず、真空容器1内を一旦真空にしたの

平板型プラズマ装置を用いたプラズマ中で加熱分解するようにしてもよい。

実施例3

次に、本発明の第3の実施例について説明する。 前記第1の実施例では、ステリン酸銅膜を形成したのち、溶融温度を通過するように昇温してい金属化合物の分解温度まで加熱した例について説明したが、以下の例では一旦、酸点以上分解温度以下での時間加熱し、その後、長時間分解温度以上に加熱する2段階の加熱工程を行う例について説明する。

すなわち、実施例1および2と同様にして、酸化シリコン膜のパターン2の形成されたシリコン基板1の表面に、ステアリン酸銅(Cu(CinH
s,COO)。)のクロロホルム飽和溶液を塗布し、 5 Oでに加熱された熱板上でクロロホルムを蒸発 させステアリン酸銅膜を形成して、第1図に示し た薄膜形成装置の試料載置台3に設置する。

まず、真空容器1内を一旦10^{~1}Torrまで真空

ち、ガス導入系7から水素を導入し圧力を3Torr の保持して、100wのマイクロ波を供給し、放 なさせた。

そして、ヒータ2を用いて基板を370℃まで 30分かけて徐々に加熱した後、370℃で30 分間維持し、ヒータ2の加熱を停止して試料台3 を自然に冷却した。

このようにして、第2図(b) に示したのと同様の銅膜3が良好に埋め込まれる。

この様にして得られた膜を S 1 M S 分析した結果、前記一酸化炭素雰囲気で分解した結果に比較して、炭素の含有量が数分の 1 に減少した。

このように、この方法ではより高品質の膜を得ることができる。

このように不純物の含有量が低減されるのは、 活性な水素原子がステアリン酸銅中の酸素や炭素 原子と反応しやすいためである。

なお、この例では、ダウンフロー型装置を用い てマイクロ波放電により発生した水素原子を作用 させる方法について説明したが、バレル型や平行

排気したのち、ガス導入系7から水素を導入し760 Torrの保持する。

そして、ヒータ2の加熱を開始し基板温度を130でまで上昇させこの状態で10分加熱した後、再びヒータ2を昇温し、370℃で30分間加熱したのち、ヒータ2の加熱を停止して試料台3を自然に冷却した。

このようにして、第7図に示すように凹部内に 銅膜3が良好に埋め込まれる。

凹凸の埋め込み形状は、一時に分解温度まで加熱した場合に比較してほとんど差はないが、メモリデバイスのセル部分と周辺回路部との境目のような広い領域での埋め込み形状が改善されている。

また、溶験工程と熱分解工程とを、少りのなくとりの発生を抑制して行うことにより、い金属酸工程とができる。また、このとの機に下地とのできる。とのにはないできる。とができる。さらにまた、のを着性を高めることができる。さらにほかってリン酸銅薄膜にAL、Gaaccm

融解しながら分解し、膜の隙間を低触点金属で埋めて、クラックのない良好な金属膜を形成することができる。

実施例4

次に、本発明の第4の実施例について説明する。 この例では、銅膜の密着性を向上させるために、 銅膜形成後、さらに銅の融点まで加熱する工程を 付加するものである。

まず、第8図(a)に示すように、シリリカイド(WSSi)の表面にタングステンシリサイド(WSSi)膜からなる配線パターン81を形成したのちを配線パターン81を形成したのちを配線パターン81を形成した。と行い、平坦化する。そしてで多十分により断面を推積し、反応性インストの除去は酸素プラズマアッシングによって行った。

この後、実施例3と同様に、この基板の表面に

度に加熱する工程を付加しているため、膜と下地 基板との密着性を向上し、剝がれやクラックの発 生を低減することができる。

実施例5

次に、本発明の第5の実施例について説明する。 第9図は本発明第5の実施例の薄膜形成方法に 用いられる薄膜形成装置の概略図である。

この薄膜形成装置は、長い石英管からなる真空容器の外側の一端近傍に巻回された第1のヒータ928と、は料支持台93と、真空容器の外側の一端近傍に巻回された第2のヒータ928は気系95と、は料支持台上に 数 不 の 表 面 に 銅 薄 腰 を 形 成 す る もの で あ の む が の 電 源 で あ り 、 第1のヒータ928を駆動するための電源であり、第1のヒータ928は130℃に加熱されるようになっている。

ステアリン酸銅(Cu(C 1 7 H 3 5 C O O) 2)のクロロホルム飽和溶液を塗布し、50℃に加熱された熱板上でクロロホルムを蒸発させステアリン酸 銅膜を形成して、第1図に示した薄膜形成装置の試料載置台3に設置する。

そして同様に、真空容器1内を一旦10⁻³Torr まで真空排気したのち、ガス導入系7から水素を 導入し760Torrに保持する。

そして、ヒータ2の加熱を開始し基板温度を130℃まで上昇させこの状態で10分加熱した後、再びヒータ2を昇温し、370℃で30分間加熱したのち、ヒータ2の加熱を停止して試料台3を自然に冷却した(第8図(b))。

この後、さらに拡散炉に導入し、水素雰囲気下で1100℃60分の加熱を行う。

このようにして形成された銅膜 8 4 は極めて密 着性の高いものとなっている。

なお、比較のために、11100℃60分の加熱 前に取り出したものは銅膜の剥がれが生じている。 この方法では、銅膜形成後、銅の融点以上の温

次に、この装置を用いて銅薄膜を形成する方法について説明する。

まず、実施例3および4と同様に、この基板の表面にステアリン酸銅(Cu(C17H35COO)。)のクロロホルム飽和溶液を塗布し、50℃に加熱された熱板上でクロロホルムを蒸発させステアリン酸銅膜を形成して、第9図に示した薄膜形成装置の試料載置台93に設置する。

そして同様に、真空容器 1 内を一旦 1 0 - 'Torr まで真空排気したのち、ガス導入系 7 から水素を 導入し 7 6 0 Torrに保持する。

そして、第1のヒータ92aおよび第2のヒータ92bの加熱を開始し、それぞれ130℃および370℃まで上昇させる。この状態で前記基板の載置されたは料載置台93を第1のヒータ92aの領域に移動し、まず5分間放置する。

ついで、試料載置台93を第2のヒータ92bの領域に移動し、10分間放置する。

この操作を3回繰り返す。

このようにして形成された銅膜はクラックの発

生もなく極めて密着性の高いものとなっている。

実施例6

実施例4では銅膜の形成後、銅の融点以上に加熱し、密着性を高める方法について説明したが、 既にアルミニウムのような低融点金属が形成され ているような場合には、この処理は不可能である。

このように高温処理を行うことのできない場合 の方法について説明する。

まず実施例4と同様基板の表面にステアリン酸 銅(Cu(CinHiscOO)2)のクロロホルム 飽和溶液を塗布し、50℃に加熱された熱板上で クロロホルムを蒸発させステアリン酸銅膜を形成 して、第1図に示した薄膜形成装置の試料載置台 3に設置する。

そして同様に、真空容器 1 内を一旦 1 0 - 3 Torr まで真空排気したのち、ガス導入系 7 から水素希 駅された 5 % のシラン (Si H 4) を導入し 7 0 O Torrに保持する。

そして、ヒータ2の加熱を開始し基板温度を1

実施例7

最後に本発明の第7の実施例として、熱分解に 代えて光分解を用いた例について説明する。

この例では、チオフェニル銅(Cu C6 H5 S)を材料として用い、以下の実施例と同様に基板の表面に有機溶剤に溶かした溶液を塗布し、50℃に加熱された熱板上で溶媒を蒸発させチオフェニル銅膜を形成して、第1図に示した薄膜形成装置の試料載置台3に設置する。

そして、ヒータ2の加熱を開始し甚板温度を上 昇させこの状態で10分加熱した後、再びヒータ 2を昇温し、チオフェニル銅を分解せしめるため の波長の光を30分間照射して加熱したのち、ヒ ータ2の加熱を停止して試料台3を自然に冷却し た。

このようにして形成された銅膜は極めて高品質のものとなっている。

これは、分解工程で、光励起を行い、膜を形成 するようにしているためである。 30℃まで上昇させこの状態で10分加熱した後、 再びヒータ2を昇温し、450℃で30分間加熱 したのち、ヒータ2の加熱を停止して試料台3を 自然に冷却した。

このようにして形成された銅膜は極めて密着性の高いものとなっている。

これは、分解工程で、シランを導入しCVDを 行いシリコン合金でクラックを埋めながら、膜を 形成するようにしているためである。

なお、以上の実施例では、ステアリン酸銅を用いた例について説明したが、これに限定されることなく、ピリジン化合物など、分解温度以下で溶験する性質を有する化合物であれば、適用可能である。

また、生成する金属膜中に残留する不純物をできるだけ少なく抑えるためには、フェニル銅は、チオフェニル銅など、金属原子に大きな有機置換基が結合した金属化合物の場合、金属原子と有機置換基の間で結合が切れやすいためである。

このように、照射光の波長を選択することにより、適切な位置で結合を切断することができ、所 望の組成の膜を形成することができる。

さらにまた、金属原子もCuに限定されるを ではなく、同様で質をおでいるとが可に、 金属であれば同様の方法で形成することが可用いったのかまニウムを形成したり、ステアリン酸コバルトを用いったのかのでいたができる。 の熱分解をシライドやコバルトシリサイドを形成することもできる。

(発明の効果)

以上説明してきたように、本発明の方法によれば、分解温度以下で溶融する金属化合物を出発物質として選び、この物質を基板上にのせ、まず融点より僅かに高い程度の温度に加熱して溶融し、凹部等に流し込み、こののち熱分解または光分解により金属を生成するようにしているため、高品

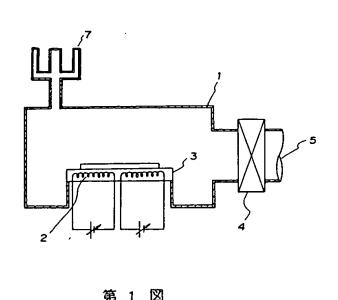
特開平4-53132 (9)

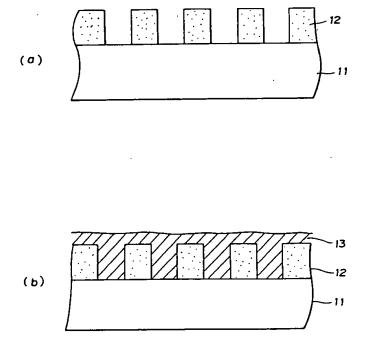
質で信頼性の高い薄膜パターンを形成することが 可能となる。

4. 図面の簡単な説明

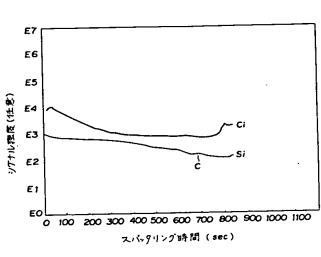
1 … 真空容器、 2 … ヒータ、 3 … 試料支持台、 4 … パルプ、 5 … 排気系、 6 … 基板、 7 … ガス導 人系、 8 … 放電管、 9 … エベンソン型空洞共振器、 1 0 … ポート、 1 1 … シリコン基板、 1 2 … 酸化シリコン膜、 1 3 … 銅膜、 2 0 … マイクロ源、 8 0 … シリコン基板、 8 1 … 配線パターン、 8 2 … 層間絶線膜、 8 3 … 多結晶シリコン膜、 8 4 … 銅膜、 9 1 … 真空容器、 9 2 a … 第 1 のヒータ、 9 2 b … 第 2 のヒータ、 9 3 … 試料支持台、 9 5 … 排気系、 9 7 … ガス導入系、 9 8 a , 9 8 b … 電源。

代理人弁理士 木 村 高 久原

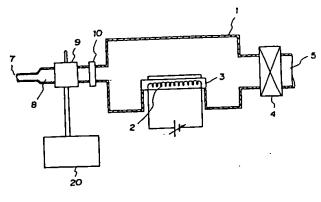




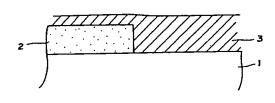
第 2 図



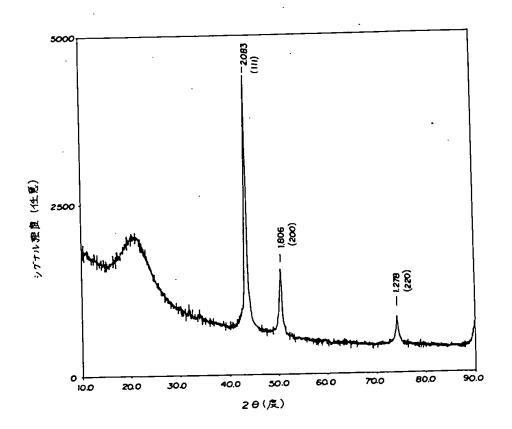
第3図



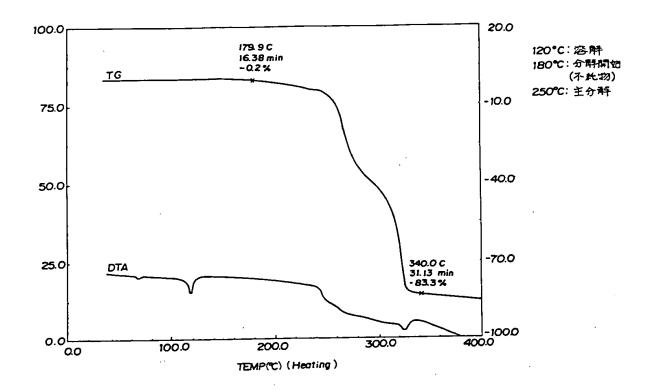
第 6 図



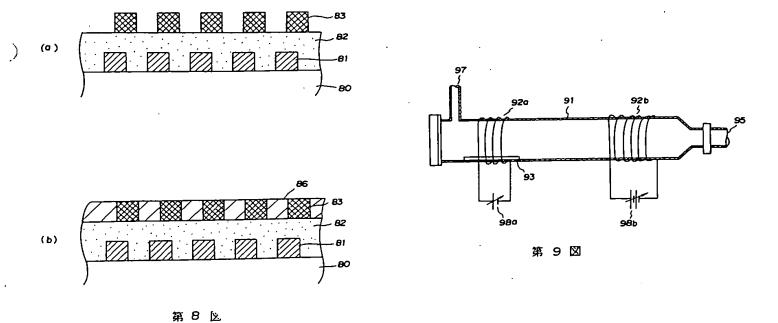
第7図

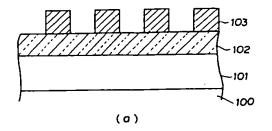


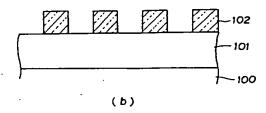
第 4 図

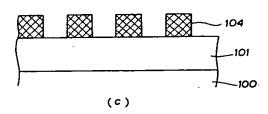


第 5 図









第 10 図